

PRESSEINFORMATION

pls08-2008-D

Erweiterter Support für ausgewählte PowerArchitecture™ Derivate von Freescale und STMicroelectronics:

Universal Debug Engine 2.4.12. unterstützt Programm-Trace unter Verwendung der Nexus-Schnittstelle

Lauta, November 2008 - Programm-Trace über die Nexus-Schnittstelle ermöglicht die von pls Programmierbare Logik & Systeme auf der electronica 2008 in Halle A6, Stand S02 präsentierte Universal Debug Engine (UDE) 2.4.12. Verfügbar ist diese Funktion in Kombination mit dem Universal Access Device 2+ von pls derzeit für die PowerArchitecture™-Derivate MPC55xx und MPC56xx von Freescale sowie SPC56xx von ST Microelectronics.

Unterstützt wird ein 2, 4 oder bei den MCUs der MPC55xx-Familie sogar 12 Bit breiter Trace-Datenport mit bis zu 180 MHz Taktrate, wobei bis zu 1 Mega-Samples aufgezeichnet werden können. Bei einer Komprimierung der Trace-Daten direkt durch die Trace-Hardware entspricht dies einer mehrfachen Anzahl an Maschinenbefehlen. Jedes Sample kann darüber hinaus acht zusätzliche externe Hardwaresignale enthalten.

Die Aufzeichnung der Samples erfolgt synchron zur Nexus-Taktfrequenz. Dies ermöglicht eine optimale Nutzung des Trace-Speichers und anwendungsoptimierte Zeitstempel. Start und Stop der Aufzeichnung lassen sich über Pre-Trigger, Mid-Trigger, Post-Trigger oder Address-Trigger komfortabel steuern.

Das Trace-Window in der Bedienoberfläche bietet dem Entwickler einen direkten Link von den Trace-Samples zum zugehörigen Source-Code, die Anzeige der Programmlaufzeit auf Basis der Zeitstempel sowie umfangreiche Suchfunktionen.

###

pls Programmierbare Logik & Systeme GmbH

pls Programmierbare Logik & Systeme GmbH mit Sitz in Lautau wurde 1990 von Thomas Bauch und Dr. Stefan Weiße gegründet. Das Unternehmen zählt zu den weltweit führenden Anbietern von Software-Debugging-Lösungen und kompletten Entwicklungstools für 16- und 32-Bit-Mikrocontroller. Unterstützt werden unter anderem MCUs von Infineon Technologies und STMicroelectronics sowie eine Vielzahl unterschiedlicher ARM7/ARM9-Derivate. Die innovative Softwarearchitektur der Universal Debug Engine (UDE) garantiert optimale Voraussetzungen für das Debuggen moderner SoC-basierter Systeme. Die ergänzende Gerätefamilie Universal Access Device (UAD) erschließt mit Transferraten von bis zu 3,5 MByte/s zudem völlig neue Dimensionen bezüglich der Daten-Downloadgeschwindigkeiten. Weitere Informationen finden Sie unter www.pls-mc.com.

Ansprechpartner für redaktionelle Fragen:

*pls Programmierbare Logik & Systeme GmbH
Heiko Riessland
Technologiepark
02991 Lautau
Tel: +49 35722/384-0
Fax: +49 35722/384-69
Email: heiko.riessland@pls-mc.com
www.pls-mc.com*

*3W Media & Marketing Consulting
Werner W. Wiesmeier
Preisingerlohweg 2
85368 Moosburg/ Aich
Tel: +49 8761/759203
Fax: +49 8761/759201
Email: werner.wiesmeier@online.de*