

## **Neues Entwicklungskit von Silica: branchenweit erste Kombination aus ARM Cortex-M3 MCU und FPGA auf einem Board**

*Das Plug&Play-Kit kombiniert STM32 mit Spartan-6 und bietet sofort einsetzbare, wichtige Standard-Kommunikationsschnittstellen*

**Poing, 2. November 2011** – Silica bringt das branchenweit erste Entwicklungskit auf den Markt, bei dem auf einem Board ein Cortex™ M3-Mikrocontroller und einSpartan-6-FPGA kombiniert wurden. Das neue, ab sofort bestell- und lieferbare Xynergy-Board (<http://www.silica.com/xynergy>) stellt eine innovative Entwicklungsumgebung vor allem für Anwendungen dar, die sowohl Mikrocontroller- als auch FPGA-Funktionalitäten erfordern.

Das Xynergy-Board vereint das kostengünstige Spartan-6-FPGA XC6SLX16 mit einem topaktuellen STM32F217-Controller von STMicroelectronics, der auf einem ARM® Cortex™-M3-Core basiert. Die FSMC-Schnittstelle des Controllers ermöglicht eine parallele 16-Bit-Verbindung mit dem FPGA. Dadurch ist ein Datenaustausch zwischen den beiden Komponenten mit höchster Geschwindigkeit gewährleistet. Der Cortex™-M3-Core lässt sich mit bis zu 120 MHz takten und verfügt über 1 MB Flash-Speicher sowie 128 KB SRAM. Zusätzlich kann der an das FPGA angeschlossene, 1 Gbit große DDR-3-Speicher über den FSMC-Bus transparent gemacht und so auch vom Controller genutzt werden.

Xynergy bietet Zugriff auf verschiedene Kommunikationsschnittstellen, darunter Ethernet, USB On-the-Go und CAN sowie SPI, Virtual COM-Port (mit RS232-USB-Bridge) und ein Micro-SD-Kartensteckplatz. Zwei 64-polige Erweiterungsbuchsen im 2,54-mm-Standardraster ermöglichen das Aufstecken des Kits auf ein optionales Motherboard mit FPGA-Mezzanine-Connector-Anschlüssen (FMC). Somit ist die Verbindung mit einer zunehmenden Auswahl an FMC-Modulen verschiedener Hersteller möglich, z. B. für Industrial Ethernet.

Ein ST-Link/V2 Debug-Adapter ist ebenfalls in dem Kit enthalten. Benutzer können für den STM32F217 unter verschiedenen Entwicklungssoftwaresystemen von bewährten Toolherstellern auswählen. Eingeschränkte Versionen stehen zum kostenlosen Download zur Verfügung. Die Konfiguration des FPGAs erfolgt direkt über ein Xilinx Standard-Downloadkabel oder indirekt über den Mikrocontroller. Weiterhin stellt Xilinx sein ISE Web-PACK als kostenlose Entwicklungsumgebung zur Verfügung.

###

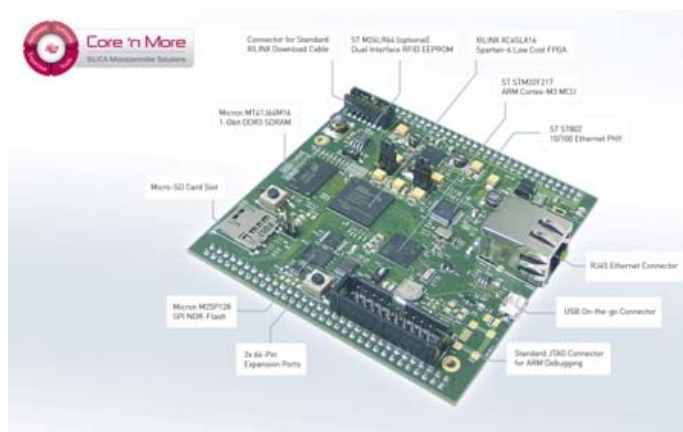
### Über Silica

SILICA, pan-europäischer Halbleiterdistributor der Avnet Gruppe, hat sich seit seiner Gründung im Jahr 2001 zu einem der wichtigsten Halbleiterdistributoren in Europa entwickelt - mit einem Umsatz von nahezu einer Milliarde US\$ und 15.000 Kunden, die logistisch und entwicklungstechnisch betreut werden. Silica vertreibt Produkte von 25 Herstellern und unterhält 41 Niederlassungen. [www.silica.com](http://www.silica.com)

### Pressekontakt

SILICA (Avnet EMG GmbH)  
Kerstin Kurth, Director Communications  
Tel. +49 (0)8121 777-340  
[kerstin.kurth@silica.com](mailto:kerstin.kurth@silica.com)

Anja Woithe  
PR Manager Avnet EM EMEA  
Tel.: +49 (0) 8121 774 459  
[anja.woithe@avnet.eu](mailto:anja.woithe@avnet.eu)



<http://www.silica.com/image-gallery>