

Spezifikationen

Produktname	S1C31W74
Kern CPU	ARM® Cortex®-M0+ 32-bit RISC Prozessor mit Multiplizierer
Integriertes ROM	512kB Flash ROM
Integriertes RAM	128kB
Cache Speicher	512Byte für Befehlssätze
I/O Ports	Max. 71-bit Universal I/O Ports
USB	2.0 Full-Speed Mode Funktions Controller 1 Kanal
Serielle Schnittstellen	SPI 1 Kanal I ² C 2 Kanäle UART 2 Kanäle QSPI 1 Kanal
LCD Treiber	Max. 2.304 Pixel (72 SEG x 25-32 COM) Max. 1.920 Pixel (80 SEG x 17-24 COM) Max. 1.408 Pixel (88 SEG x 1-16 COM)
Versorgungsspannungserkennung (SVD)	32 programmierbare Stufen (1.7V bis 4.3V)
Versorgungsspannung	Garantierter Betrieb von: 1.8V - 3.6V während des Wiederbeschreibens des Flashspeichers von: 2.7V - 3.6V während des Betriebs des LCD Treibers von: 2.5V - 3.6V
Stromaufnahme	SLEEP Modus (RTC Inaktiv) 0.4µA (typisch) SLEEP Modus (RTC Aktiv) 0.9µA (typisch) ⁵¹ RUN Modus (1 MHz) 150µA (typisch)
R/F Wandler	1 Eingangskanal (CR Oszillator mit 24-Bit Zähler)
Versandform	VFPGA8HX-181 Gehäuse (8mm x 8mm und einem Pin Pitch von 0.5mm) Bare chip mit 80µm (min.) Pad Pitch