

## Spezifikation

Produktbezeichnung	S2D13V02
Versorgungsspannung	3.3 V (I/O, HVDD) 1.8 V (LVDD)
Eingangsschnittstelle	OpenLDI-Rx 1Ch (max. 100 MHz)
Ausgangsschnittstelle	OpenLDI-Tx 1Ch (max. 100 MHz)
Unterstützte Auflösung	Bis zu 1920x720 @60 Hz
Fehlererkennung (IRQ):	Ausgang: DRIVC OSD-Symbol-Überwachung Eingang + Ausgang: Resolution check Eingang: Vollbild / 4 Bereiche: CRC frame counter CLKI + OpenLDI Rx Clock Ausfallerkennung Host-Kommunikation: Watchdog timer, CRC Register: CRC und Parity check System controller: Watchdog timer
Qualitätsstandards	AEC-Q100
Betriebstemperatur	-40 °C – +105 °C
Weiteres	Gamma-Korrektur, LUTs, FRC Digitale Kontrollleuchten-Funktion per OSD
Gehäuse	PFBGA8-81 (8 mm x 8 mm, 81 pins, 0,8 mm pitch)