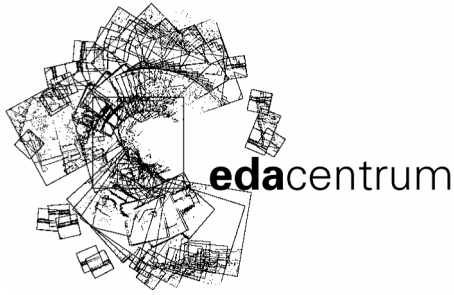


## Pressemitteilung edaForum04



Drittes edaForum  
am 9. und 10. Dezember 2004  
in Dresden

Seite / Anzahl der Seiten  
1 / 4

Datum  
3. November 2004

### edaForum04: Keine Zukunft ohne Chips – keine Chips ohne EDA

Sehr geehrte Damen und Herren!

Mit dem exklusiven "edaForum04" findet am 9. und 10. Dezember im Hilton Hotel Dresden zum dritten Mal eine Veranstaltung für das höhere Management zum Thema EDA statt.

Auf dem vom deutschen edacentrum veranstalteten edaForum04 werden Entscheidungsträger aus der Industrie mit hochrangigen Wissenschaftlern aus aller Welt zusammentreffen. Gleichrangig neben den ökonomischen werden auch technische EDA-Themen in Vorträgen und Podiumsdiskussionen behandelt. Im Einzelnen geht es um die Aspekte: „Halbleiterfertigung und -ausbeute“, „Design-Verifikation und Test“, „Design für Profitabilität“ und „Wirtschaftliches Design“.

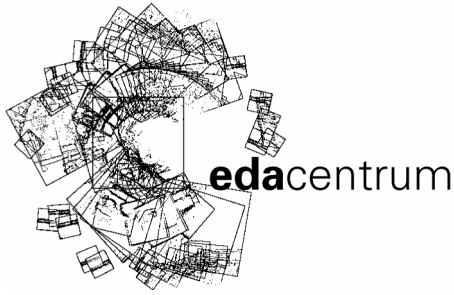
Dazu laden wir Sie zu einem Pressegespräch am 9. Dezember 2004 um 11 Uhr nach Dresden ins Hilton Hotel ein. (Treffpunkt: Hotelrezeption). Auf Wunsch vereinbaren wir auch gerne Interviews mit unseren Referenten aus dem höheren Management weltweit führender Unternehmen und Forschungseinrichtungen.

Diesem Fax sind eine Pressemitteilung, ein Antwortbogen und eine Programmübersicht beigelegt. Das Programmheft zum edaForum04, senden wir Ihnen gerne auf Anfrage zu. Zur Beantwortung aller weiteren Fragen stehe ich Ihnen gerne zur Verfügung.

Dipl.-Ing. Ralf Popp,

Leitung Öffentlichkeitsarbeit,

fon: 0511 76 21 96 97, fax: 0511 76 21 96 95, Email: [popp@edacentrum.de](mailto:popp@edacentrum.de)



Drittes edaForum  
am 9. und 10. Dezember 2004  
in Dresden

Seite / Anzahl der Seiten  
2 / 4

Datum  
3. November 2004

### edaForum04: Keine Zukunft ohne Chips – keine Chips ohne EDA!

Am 9. und 10. Dezember 2004 findet im Hilton Hotel in Dresden das dritte edaForum statt. Dort werden Entscheidungsträger aus der Industrie mit hochrangigen Wissenschaftlern aus aller Welt zusammentreffen. Diskussionsthema sind die Investitionen in EDA (Electronic Design Automation, Entwurfsautomatisierung), welche zur Zukunftssicherung der Basistechnologie Mikroelektronik erforderlich sind.

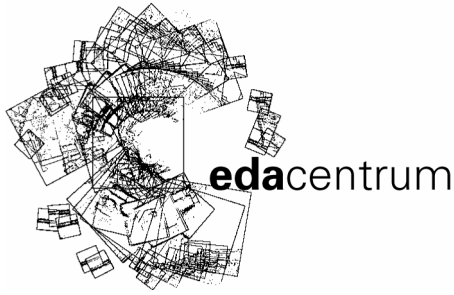
Experten sind sich einig, dass EDA ein unabdingbarer Faktor für den kommerziellen Erfolg in der Mikroelektronik ist. Trotzdem ist unklar, welches die wirklichen Schwachstellen beim Design der Produkte von morgen sein werden, oder wieviel genau in EDA investiert werden muss, um diese Produkte erfolgreich entwerfen zu können. Der Beantwortung dieser und ähnlicher Fragestellungen zur Sicherung der Wettbewerbsfähigkeit ist das edaForum04 gewidmet. Es soll dazu beitragen, die Marktposition von System- und Halbleiterfirmen in Deutschland zu stärken und damit Arbeitsplätze zu sichern.

Auf der jährlich wiederkehrenden exklusiven Veranstaltung werden gleichrangig neben technischen auch ökonomische Themen behandelt. Veranstalter ist das deutsche edacentrum in Hannover, das damit einen weiteren Beitrag liefert, die Aufgaben im Bereich EDA durch Kompetenzbündelung zu lösen.

Erich Barke, Professor an der Universität Hannover und Vorstandsvorsitzender des edacentrum e.V., appelliert: „Wir müssen ein Bewusstsein für den Wert von EDA im höheren Management schaffen und das edaForum ist weltweit die erste Veranstaltung, die dieses Ziel verfolgt.“

Im Leitvortrag zum edaForum04 spricht in diesem Jahr einer der führenden Experten für Projektmanagement, Tom DeMarco, Principal der Unternehmensberatung Atlantic Systems Guild Inc. aus New York, zum Thema „Risk Management is Project

## Pressemitteilung edaForum04



Drittes edaForum  
am 9. und 10. Dezember 2004  
in Dresden

Seite / Anzahl der Seiten  
3 / 4

Datum  
3. November 2004

Managements for Adults“. Neben ihm finden sich weitere hochrangige Vertreter aus Industrie und Wissenschaft und von führenden EDA-Firmen, darunter Wojciech Maly, Professor an der Carnegie Mellon Universität, Ronald Collett, Geschäftsführer von Numetrics Management Systems, Tom W. Williams, leitender Wissenschaftler bei Synopsys sowie Jaswinder Ahuja, leitender Direktor von Cadence Indien.

Neben den Vorträgen und Diskussionen wird das edaForum04 durch Präsentationen der edacentrum-Mitglieder Cadence, Mentor Graphics, Magma Design Automation, Synopsys und Verisity abgerundet. Außerdem bietet es eine außergewöhnliche Abendveranstaltung mit Kulturprogramm an der berühmten Brühlschen Terrasse.

### Über das edacentrum

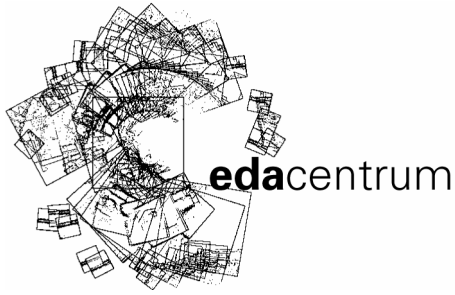
Der im März 2001 gegründete Verein edacentrum e.V. versteht sich als zentrale Anlaufstelle für Fragen der Entwurfsautomatisierung. Als gemeinsame Initiative von Industrie, Hochschulforschung und dem Bundesministerium für Bildung und Forschung (BMBF) soll es dem Aufbau eines EDA-Netzwerkes mit dem Ziel einer weitgehenden Automatisierung des Chip-Entwurfs beschleunigen. Die Liste der Mitgliedsunternehmen des edacentrum liest sich wie das „Who-is-Who“ der Mikroelektronikindustrie in Deutschland, darunter Atmel, Bosch, Infineon, Nokia, Philips und viele mehr. Unterstützt durch das BMBF koordiniert das edacentrum Projekte, deren bereits genehmigtes Gesamtvolumen mehr als 140 Millionen Euro umfasst.

### Kontakt:

Dipl.-Ing. Ralf Popp, Leitung Öffentlichkeitsarbeit,

fon: 0511 76 21 96 97, fax: 0511 76 21 96 95, Email: [popp@edacentrum.de](mailto:popp@edacentrum.de)

# Pressemitteilung edaForum04



Drittes edaForum  
am 9. und 10. Dezember 2004  
in Dresden

Seite / Anzahl der Seiten  
4 / 4

Datum  
3. November 2004

## Antwort

Name, Vorname \_\_\_\_\_

Firma: \_\_\_\_\_

Straße, Hausnummer: \_\_\_\_\_

PLZ, Ort: \_\_\_\_\_

Telefon: \_\_\_\_\_

Telefax: \_\_\_\_\_

Email: \_\_\_\_\_

Gerne nehme ich teil am ...

... edaForum (9. und/oder 10.12.04)

... Pressegespräch, 9.12.04, 11.00 Uhr

(In beiden Fällen erhalte ich weitere Informationen)

Leider kann ich nicht teilnehmen, ...

... bitte schicken Sie mir Presseunterlagen

... bitte schicken Sie mir Tagungsunterlagen

Faxantwort an 0511 762 - 19695

**December, 9th****Company Presentations (9:00am - 12:00am)**

Synopsys, Inc.

"EDA Tools and Methodologies: A Synopsys Perspective"

Cadence Design Systems, Inc.

"The Custom IC Design Challenge"

Mentor Graphics Corp.

"Considerations, Metrics and Measurements for Investment in EDA Tools"

Verisity, Inc.

"Improving Shareholder Value by Separating Verification from Design"

Magma Design Automation, Inc.

"Yield and Manufacturability: The Fourth Dimension in Design Optimization"

**Keynote (1:00pm - 2:15pm)****1:15pm** Tom DeMarco

Principal, Atlantic Systems Guild Inc.

"Risk Management is Project Management for Adults"

**Technical Session 1 (2:30pm – 4:45pm)****"Another Brick in the Wall - Design for Manufacturing and Yield"**

Keynote

**2:30pm** Wojciech Maly

Professor of Electrical and Computer Engineering, Carnegie Mellon University

"Manufacturability Profiling of IC Designs: Obvious and Not So Obvious Manufacturability Design Attributes"

**3:45pm** Andrzej J. Strowas

Chief Technologist, PDF Solutions Inc.

"Nanometer-Era Design for Manufacturability"

**4:15pm** Bernd Lemaitre / Uwe Gäbler

DfM Program Manager Yield Management and Methods/

Project Leader Product Engineering Logic,

both Infineon Technologies AG

"Yield as Fourth Design Target, the challenge of Design for Yield"

**Business Session 1 (2:30pm – 4:45pm)****"Time Warp - Design on Time and Budget"**

Keynote

**2:30pm** Ronald Collett

President and CEO, Numetrics Management Systems Inc.

"Slashing R&amp;D Waste -- Best Practices in IC Lifecycle Management, from Concept to Volume Production"

**3:45pm** Martin Botteck

Research Manager Validation and Testing Technologies, Nokia GmbH

"From Home-Made to Tailor-Made: R&amp;D Support for Sourcing Bluetooth Silicon Components"

**4:15pm** Willy Reiss

Manager Transfer Services for Software Intensive Systems, Corporate R&amp;D, Robert Bosch GmbH

"Model Based Improvement of Development Processes"

**5:15pm** Panel Discussion**7:30pm** Social Event – Comedy and Melody Dinner**December, 10th****Technical Session 2 (9:00am - 11:45am)****"Blowin' in the Wind - Design for Verification and Test"**

Keynote

**9:00am** Tom W. Williams

Synopsys Fellow and Director of R&amp;D, Test Development, Synopsys Inc.

"Design for Testability: The Path to Deep Submicron"

**9:45am** Wolfgang Roesner

Distinguished Engineer, IBM Systems &amp; Technology Group

"Synergies to Enable a Designer-Driven Assertion-Based Verification Methodology"

**10:45am** Brian Bailey

Chief Technologist, Mentor Graphics Corporation

"The Answer is Formal Verification – What was the Question?"

**11:15am** Peter Muhmenthaler

Director Test Solution, Infineon Technologies AG

"Revolutionary Solutions for Manufacturing Test Required"

**Business Session 2 (9:00am - 11:45am)****"Money, Money, Money - Design for Profitability"**

Keynote

**9:00am** Jaswinder Ahuja

Corporate Vice President and Managing Director, Cadence India

"Globalization – A Competitive Imperative"

**9:45am** Edouard Lamy

Associate, Apax Partners Beteiligungsberatung GmbH

"Venture Capital in EDA"

**10:45am** Giles Peckham

European Marketing Manager, Xilinx Inc.

"Sometimes the Answer is Outside the Box"

**11:15am** Juergen Hilsberg

Engineering Manager Europe, IBM Systems &amp; Technology Group

"Design for Profitability – the IBM Approach"

**12:00am** Panel Discussion**Conferment of edacentrum's EDA Achievevent Award****2:00pm** Trips & Tours

Mask Center Dresden

Volkswagen Transparent Factory