

Spezifikation:

Produktname	S1C17W18	
Kern CPU	Original Epson 16-bit RISC Prozessor mit Multiplizierer/Dividierer	
Hauptoszillatorschaltung (OSC3)	Kristall/Keramik Oszillator 4.2 MHz (max.) CR Oszillator 2.1 MHz (max.)	
Integrierte Oszillatorschaltung (OSC3)	250kHz, 384kHz, 500kHz, 1MHz, 2MHz oder 4 MHz (typisch)	
Suboszillatorschaltung (OSC1)	Kristall Oszillator 32.768 kHz (typisch)	
Interne Oszillatorschaltung	700 kHz (typisch)	
Integriertes ROM	128 kB Flash ROM (für Befehle und Daten) 1,000 Lösch-/Programmierzyklen On-Board-Programmierung mit Debugging-Funktionen In-Systems-Programmierung durch Softwarekontrolle Auslese-/Programmschutz	
Integriertes RAM	8 KB	
I/O Ports	Max. 67-bit Universal I/O Ports (Terminals werden mit Peripherie-I/O Ports geteilt)	
A/D Wandler	7 Eingangs-Ports + 1 Port für internen Temperatursensor (12-bit sukzessive Approximation)	
Serielle Schnittstellen	SPI	2 Kanäle
	I ² C	1 Kanal
	UART	2 Kanäle
LCD Treiber	Max. 352 Segmente; 44 SEG x 8 COM Max. 192 Segmente; 48 SEG x 4 COM	
Versorgungsspannungserkennung (SVD)	30 programmierbare Stufen (1.2V bis 3.6V)	
Versorgungsspannung	Garantierter Betrieb von 1.2V - 3.6V A/D Wandler Betrieb von: 1.8V - 3.6V	
Stromaufnahme	SLEEP Modus	0.15µA (typisch)
	HALT Modus (32.768 kHz)	0.3µA (typisch) [5]
	RUN Modus(32.768 kHz)	4.0µA (typisch) [5]
	RUN Modus (1 MHz)	150µA (typisch)
R/F Wandler	2 Eingangskanäle (CR Oszillator [6] mit 24-Bit Zähler)	

Produktname	S1C17W18
Versandform	<p>TQFP15-128 Gehäuse (14 mm x 14mm bei 128 Pin und einem Pin Pitch von 0.4mm)</p> <p>SQFN9-64 Gehäuse (9mm x 9mm bei 64 Pin und einem Pin Pitch von 0.5mm)</p> <p>Bare chip mit 80µm (min.) Pad Pitch</p>

[\[5\] In Super Economy Mode](#)

[\[6\] Ein Oszillator der aus Kondensatoren und Widerstände besteht um eine Frequenz zu generieren](#)