

Spezifikation

Produktname	S1C17M10
Kern CPU	Original Epson 16-bit RISC Prozessor mit Multiplizierer/Dividierer
Integriertes ROM	64 kB Flash ROM (für Befehle und Daten)
Integriertes RAM	4 KB
I/O Ports	Max. 32-bit Universal I/O Ports (Terminals werden mit Peripherie-I/O Ports geteilt)
Chipkartenschnittstelle	1 Kanal 1 Generator für die Datenübertragungsgeschwindigkeit
Serielle Schnittstellen	SPI 1 Kanal I ² C 1 Kanal UART 1 Kanal
LCD Treiber	Max. 1280 Bildpunkte (80 SEG x 9-16 COM) Max. 704 Bildpunkte (88 SEG x 1-8 COM)
Versorgungsspannungserkennung (SVD)	VDD: 28 programmierbare Stufen (1.8V bis 5.0V) Externer Spannung: 32 programmierbare Stufen (1.2V bis 5.0V)
Versorgungsspannung	Garantierter Betrieb von 1.8V - 5.5V Beim Beschreiben des Flash ROM Speichers von: 2.7V - 3.6V (wenn interne Programmiervspannung $V_{pp}^{[4]}$ benutzt wird)
Stromaufnahme	SLEEP Modus (RTC inaktiv) 0.16 μ A (typisch) HALT Modus (RTC aktiv) 0.3 μ A (typisch) RUN Modus (1 MHz) 145 μ A (typisch)
Real-Time Clock	128-1Hz Zähler, Zähler für Sekunden, Minuten, Stunden, Wochentage, Monate und Jahre Funktion der theoretischen Regulierung zur Korrektur der Sekundenabweichung ^[5] Alarm und Stopuhrenfunktion
Versandform	TQFP15-128 Gehäuse (14 mm x 14mm bei 128 Pin und einem Pin Pitch von 0.4mm) Bare chip mit 80 μ m (min.) Pad Pitch 80 μ m (min.)